

PAT-NO: JP362132326A
**DOCUMENT-
IDENTIFIER:** JP 62132326 A
TITLE: STRUCTURE OF MULTILAYER
INTERCONNECTION
PUBN-DATE: June 15, 1987

INVENTOR-INFORMATION:

NAME **COUNTRY**
IWAMOTO, NORIKO

ASSIGNEE-INFORMATION:

NAME **COUNTRY**
MATSUSHITA ELECTRIC IND CO LTD N/A

APPL-NO: JP60273717

APPL-DATE: December 5, 1985

INT-CL (IPC): H01L021/312 , H01L021/88

US-CL-CURRENT: 438/624 , 438/FOR.355

ABSTRACT:

PURPOSE: To finely work a structure of multilayer interconnection by using a specific compound as an interconnection layer insulating film of the structure to form a film excellently flattened in a single step.

CONSTITUTION: A silicon organic acid oxide compound represented by a structural formula having an organic group at an end with a ladder-type siloxane structure as a skeleton is used as an interlayer insulating film material for separating upper layer interconnection and lower layer interconnection. In the formula, R₁ R₃ represent -CH₃, -C₂H₅, -C₆H₅ or -OCH₃, -OC₂H₅, -OC₆H₅, and (n) is integer numbers of 4 30. This compound is soluble in an organic solvent, -OH group of the end is dehydrated and condensed by low temperature treatment at approx. 200°C to become a rigid film. A multilayer interconnection structure which uses the compound as an interlayer insulating film has excellent heat resistance, moisture resistance, is flattened in an easy step, and can be patterned by an electron beam, thereby improving high integration and high yield of an element.

COPYRIGHT: (C)1987,JPO&Japio

⑨ 日本国特許庁 (JP) ⑩ 特許出願公開
 ⑪ 公開特許公報 (A) 昭62-132326

⑫ Int.CI.⁴
 H 01 L 21/312
 21/88

識別記号 庁内整理番号
 6708-5F
 6708-5F

⑬ 公開 昭和62年(1987)6月15日
 審査請求 未請求 発明の数 1 (全4頁)

⑭ 発明の名称 多層配線構造体

⑮ 特願 昭60-273717
 ⑯ 出願 昭60(1985)12月5日

⑰ 発明者 岩本則子 門真市大字門真1006番地 松下電器産業株式会社内
 ⑱ 出願人 松下電器産業株式会社 門真市大字門真1006番地
 ⑲ 代理人 斎理士 中尾敏男 外1名

明細書

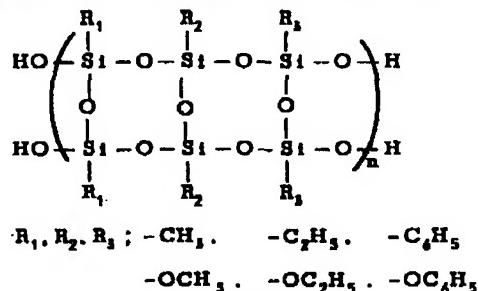
1. 発明の名称

多層配線構造体

2. 特許請求の範囲

(1) 上層配線と下層配線を分離する層間絶縁膜材料として、ラグー型シリコキサン構造を骨格とし末端に有機基を有する有機酸化ケイ素化合物を用いることを特徴とする多層配線構造体。

(2) 有機酸化ケイ素化合物として下記の化学式



で表わされる化合物を用いることを特徴とする特許請求の範囲第1項記載の多層配線構造体。

3. 発明の詳細を説明

産業上の利用分野

本発明は、半導体集積回路等に用いられる多層配線構造体に関する。

従来の技術

多層配線構造体の配線層間絶縁膜としては従来CVDやスピッタ等により形成される SiO_2 , PSG, Si_3N_4 , などの無機絶縁膜が用いられてきた。

発明が解決しようとする問題点

このような絶縁膜は耐熱性, 耐湿性に優れるけれども、配線層上のカバーレージや平坦化性に問題がある。そのため後工程が困難であるばかりでなく、

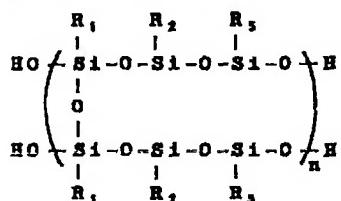
<以下余白>

上層配線層において段切れを生じやすいという欠点を有している。

また、他の絶縁膜材料として熱硬化性ポリイミド樹脂をはじめとする有機絶縁膜材料がある。これらは、スピンドルコート法による製膜が可能であることから、膜表面がなだらかで平滑化性に優れた絶縁膜を形成することができる。しかし、耐湿性や耐熱性が十分でないという問題を有する。

問題点を解決するための手段

本発明の多層配線構造体では前記従来技術の問題点を解決するため平坦化性に優れ膜形成が容易で耐熱性、耐湿性に優れる間隔絶縁膜材料としてラグー型シリコサン構造を骨格とし末端に有機基を有する下記の化粧樹脂式

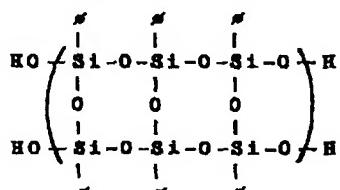


以上のように有機酸化ケイ素化合物を層間絶縁膜にすることにより、安易な工程で平坦化のすぐれた膜を形成することが出来、 SiO_2 膜と同様の工程で微細加工可能でさらには電子線に対してネガ型感電子性を有しており 0.7μ 以下の微細加工も可能である。

宋哲理

本発明の実施例について第1図から第3図を用いて説明する。

下層配線2を形成した半導体等の基板1上に有
機酸化ケイ素化合物として



で表わされるラダー型ポリシロキサン樹脂の酢酸
・ブチル溶液を回転塗布し、air 中で 200°C,
30 分間熱処理する。前記ラダー型シロキケン樹
脂膜上に通常のホト・リソ工場を用いてレジス

R_1, R_2, R_3 ; $-CH_3, -C_2H_5, -C_4H_9$
 $-OCH_3, -OC_2H_5, -OC_4H_9$

で示される有機酸化ケイ素化合物を用いた。

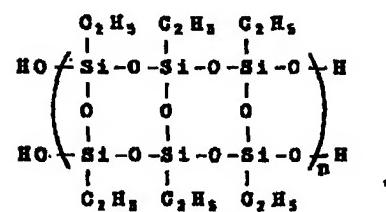
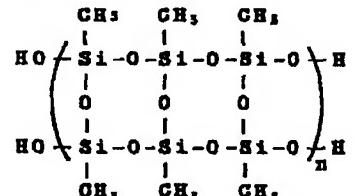
作用

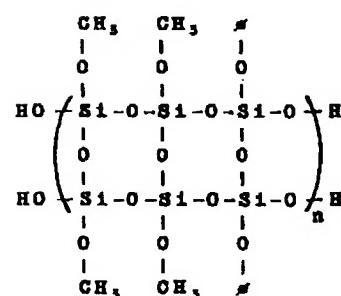
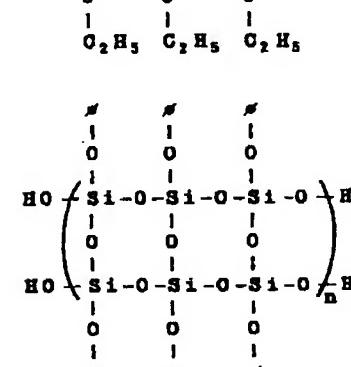
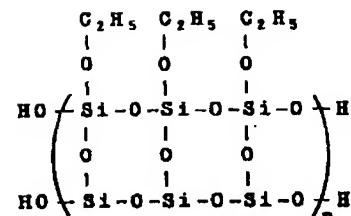
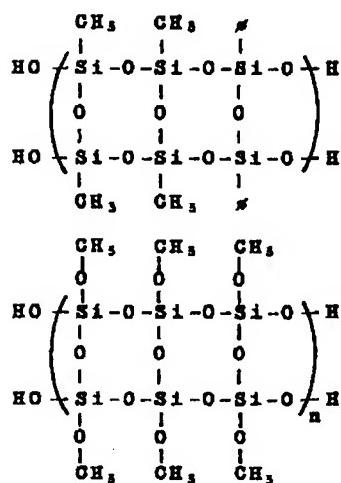
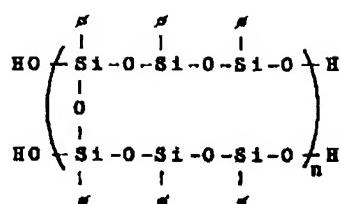
本発明で用いた有機硫酸化ケイ素化合物は、ベンゼン、トルエン、キシレン、エタノール、ブタノール、アセトン、メチルエチルケトン、テトラハイドロフラン、エチルアセテート、ブチルアセテート、セロソルブ等の有機溶剤に可溶で200℃前後の低温処理により末端一〇日基が脱水縮合して堅固な膜になる。

熱硬化後の膜特性としては、空気中における減量開始温度が450°C以上で末端有機基に依存し、
 $-CH_3$ 基 > $-C_2H_5$ 基 > $-C_4H_9$ 基の順に減量開始温度は上昇する。また耐湿性は饱和含水率が0.2%~0.3%とGVD-SiO₂膜と同程度の特性を示す。エッティング方法は、SiO₂膜と同様にフッ酸でウェットエッティングでき、CF₄ガスを用いたガラスマ反応によりドライエッティングできる。

トパターン4を形成(第1図)し、これをマスクとして0.1 torr以下、CF₄ガスの条件下ラーメン型シリコサン樹脂膜3をリアクティブ・イオン・エッティングする。エッティング速度は末端有機基により多少異なるが450 Å～670 Å/minの値を示す。レジストマスク4を除去した(第2図)後、全面にAlを蒸着し下層配線と同様の工程を用いて上層配線5を形成する(第3図)。

本発明の端間絶縁膜材料としては





等が挙げられる。

異形の効果

本発明の有機酸化ケイ素化合物を層間絶縁膜とした多層配線構造体は安易な工程で平坦化され、酸化ケイ素膜と同様の工程で層間絶縁膜のパターン形成ができるだけでなく、電子線によるパターン形成も可能であり、素子の高集成化、歩留りの向上を実現できる。

4、図面の簡単な説明

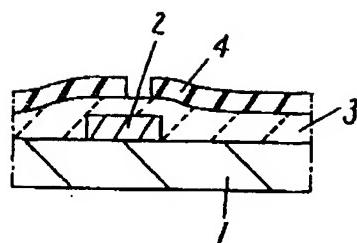
第1図から第3図は本発明の一実施例の多層配線形成工程断面図である。

1 基板、2 下層配線、3 有機絶縁化
ケイ素化合物、4 レジスト、5 上層

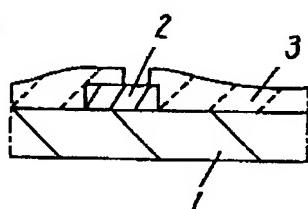
三

代理人の氏名 法理士 中 風 敏 男 ほか1名

第 1 図



第 2 図



第 3 図

